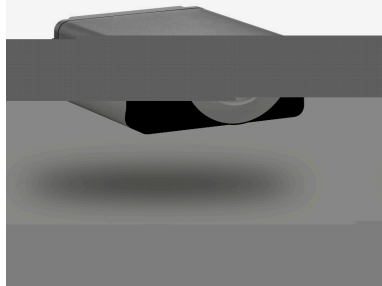


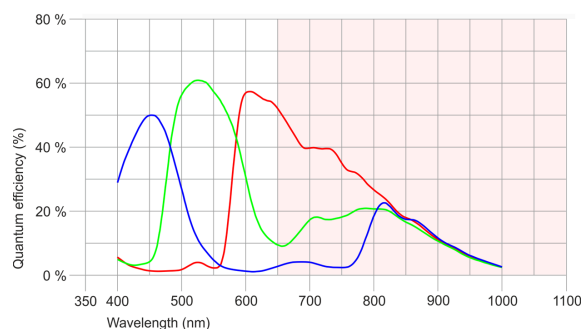
■ 生産終了
このカメラモデルは生産終了となりました。



仕様

センサー

センサーのタイプ	CMOS カラー
シャッター	グローバルシャッター
特性	リニア
解像度/ピクセル	5 MP
有効画素数	5.01 メガピクセル
有効画素数 (h x v)	2448 x 2048 ピクセル
アスペクト比	5:4
ADC	12 bit
色深度 (カメラ)	8 bit
光学センサークラス	2/3"
撮像面積	8.446 mm x 7.066 mm
光学センサーの対角	11.01 mm 2/3"
画素サイズ	3.45 μm
CRA (主光線角)	0 °
メーカー	Sony
センサーモデル	IMX264LQR-C
ゲイン (マスター/RGB)	24x/4x
AOI 水平	-
AOI 垂直	-
AOI 画像の幅、ステップ幅	- / -
AOI 画像の高さ、ステップ幅	- / -
AOI 位置グリッド (水平/垂直)	- / -
ビニング水平	-
ビニング垂直	-
ビニング手法	-
ビニング係数	-
デシメーション(サブサンプリング) 水平	-
デシメーション(サブサンプリング) 垂直	-
デシメーション(サブサンプリング) 手法	-
デシメーション(サブサンプリング) 係数	2_4x2_4



モデル

フレームレートフリーランモード	12 fps
フレームレートトリガー（連続）	14 fps
フレームレートトリガー（最大）	14 fps
露出時間（最小～最大）	0.048 ms - 2000 ms
消費電力	5.3 W - 11.7 W
画像メモリ	128 MB

環境条件

下記の温度は、デバイス外部の温度を基準としています。

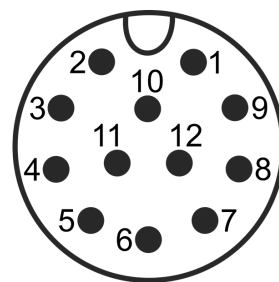
動作時の許容デバイス温度	0 ° C - 55 ° C / 32 ° F - 131 ° F
保管時の許容周囲温度	-20 ° C - 60 ° C / -4 ° F - 140 ° F
湿度（相対湿度、結露なし）	0 % - 80 %

コネクター

インターフェースコネクター	GigE M12、ねじ止め式
I/O コネクター	12 ピン M12 コネクター (Attend 216A-12MSR)
電源	12 V ~ 24 V または PoE

ピン割り当て I/O コネクター

1	電源 12 ~ 24 V DC (VBUS)
2	電源のリファレンスレベル（接地）と RS-232 (VBUS GND)
3	オプトカプラーありのトリガー入力 (Opto IN 0)
4	オプトカプラーありの入力 1 (Opto IN 1)
5	すべての Opto IN (Opto IN COM) の共通リファレンスレベル
6	すべての Opto OUT (Opto OUT COM) の共通リファレンスレベル
7	オプトカプラーありの出力 1 (Opto OUT 1)
8	オプトカプラーありの出力 2 (Opto OUT 2)
9	シリアルインターフェース (RS232 RxD)
10	シリアルインターフェース (RS232 TxD)
11	オプトカプラーありの入力 2 (Opto IN 2)
12	オプトカプラーありのフラッシュ出力 (Opto OUT 0)



設計

レンズマウント	C-マウントレンズ
保護構造	IP65, IP67
外形寸法	41.0 mm x 53.0 mm x 75.0 mm
重量	281.5 g
ハウジング素材	アルミニウム

Features

オンカメラ画像前処理機能のリスト。

このテーブルのすべての機能は、ホストコンピュータ上で画像の前処理を行うための IDS peak ソフトウェアを介して利用可能です（センサーのモデルによって異なります）。

画像取得

Freerun	✓
Software trigger	✓
Hardware trigger	-
Trigger controlled exposure	-
Denoiser	-
Long exposure	-
Line scan	-

技術は変更されることがあります (2026-07-13)

IDS NXT rome Rev.1.2 GS23050C-HQ (1009153)

フラッシュ

Flashing	✓
PWM flashing	-

画像調整

Auto exposure	-
Auto gain	✓
Auto whitebalance	✓
Color correction	-
Gamma	✓
LUT	-
Mirror/flip	X/Y

統合画像処理

Pixel formats	
Region of interest	-
Decimation (FPGA)	-
Decimation (Sensor)	(2, 4) x (2, 4)
Binning (FPGA)	✓

その他

Chunks	-
Sequencer	-
Firmware update	-
1st supported firmware version	3.0