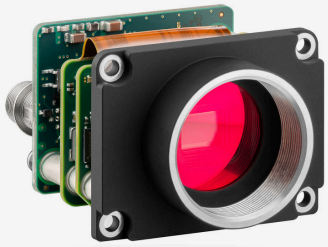
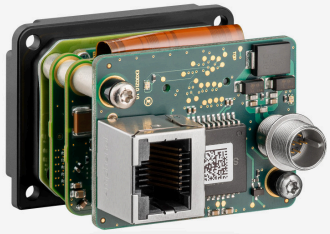
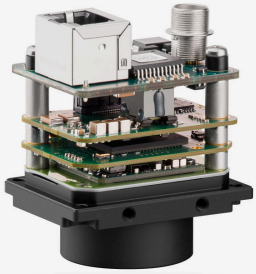
UI-5281SE-M-GL Rev.4.2 (AB12134)

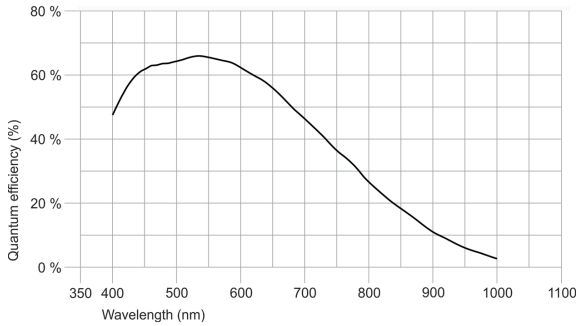
新規の採用は非推奨
このカメラモデルは新規の採用には非推奨です。

仕様

センサー

センサーのタイプ	CMOS モノクロ
シャッター	グローバルシャッター
特性	リニア
解像度/ピクセル	5 MP
有効画素数	5.04 メガピクセル
有効画素数 (h x v)	2456 x 2054 ピクセル
アスペクト比	5:4
ADC	12 bit
色深度 (カメラ)	12 bit
光学センサークラス	2/3''
撮像面積	8.473 mm x 7.086 mm
光学センサーの対角	11.05 mm 2/3″
画素サイズ	3.45 µm
CRA (主光線角)	0 °
メーカー	Sony
センサーモデル	IMX264LLR-C
ゲイン (マスター/RGB)	24x/4x
AOI 水平	同じフレームレート
AOI 垂直	増加したフレームレート
AOI 画像の幅、ステップ幅	256 / 8
AOI 画像の高さ、ステップ幅	2 / 2
AOI 位置グリッド (水平/垂直)	4 / 2
ビニング水平	–
ビニング垂直	増加したフレームレート
ビニング手法	水平: 加算 / 垂直: 加算
ビニング係数	2
デシメーション(サブサンプリング)水平	同じフレームレート
デシメーション(サブサンプリング)垂直	増加したフレームレート
デシメーション(サブサンプリング)手法	M/C 自動
デシメーション(サブサンプリング)係数	2_4x2_4



IDS Imaging Development Systems GmbH
Dimbacher Str. 10 · 74182 Obersulm · Germany · 電話番号 +49 7134 96196-0 · E メール apacsales@ids-imaging.com

モデル

ピクセルクロック範囲	80 MHz - 140 MHz
フレームレートフリーランモード	22 fps
フレームレートトリガー（連続）	22 fps
フレームレートトリガー（最大）	22 fps
露出時間（最小～最大）	0.034 ms - 1000 ms
長時間露出（最大）	30000 ms
消費電力	1.7 W - 2.9 W
画像メモリ	128 MB
特殊機能	IDS ラインスキャンモード オーバーラップトリガー センサーソースゲイン

環境条件

PCB バージョンについては、該当するドキュメントのヒントを参照してください。

動作時の許容デバイス温度	0 ° C - 55 ° C / 32 ° F - 131 ° F
保管時の許容デバイス温度	-20 ° C - 60 ° C / -4 ° F - 140 ° F
湿度（相対湿度、結露なし）	20 % - 80 %

コネクター

インターフェースコネクター	GigE RJ45
I/O コネクター	ヒロセ製 8 ピンコネクター（HR25-7TR-8PA(73)）
電源	12 V ～ 24 V または PoE

ピン割り当て I/O コネクター

1	接地（GND）
2	オプトカプラありのフラッシュ出力（-）
3	汎用入出力（GPIO）1
4	オプトカプラありのトリガー入力（-）
5	オプトカプラありのフラッシュ出力（+）
6	汎用入出力（GPIO）2
7	オプトカプラありのトリガー入力（+）
8	入力電源（VCC）、12 ～ 24 V DC

設計

レンズマウント	C-マウントレンズ
保護構造	-
外形寸法	34.0 mm x 44.0 mm x 35.0 mm
重量	63 g
ハウジング素材	-

Features

オンカメラ画像前処理機能のリスト。
このテーブルのすべての機能は、ホストコンピュータ上で画像の前処理を行うための IDS peak ソフトウェアを介して利用可能です（センサーのモデルによって異なります）。

画像取得	Freerun	✓
	Software trigger	-
	Hardware trigger	✓
	Trigger controlled exposure	-
	Denoiser	-
	Long exposure	✓
	Line scan	✓

IDS Imaging Development Systems GmbH
Dimbacher Str. 10 · 74182 Obersulm · Germany · 電話番号 +49 7134 96196-0 · E メール apacsales@ids-imaging.com

フラッシュ	Flashing	–
	PWM flashing	–
画像調整	Auto exposure	–
	Auto gain	–
	Auto whitebalance	–
	Color correction	–
	Gamma	–
	LUT	–
	Mirror/flip	–
統合画像処理	Pixel formats	
	Region of interest	✓
	Decimation (FPGA)	–
	Decimation (Sensor)	(2,4)x(2,4)
	Binning (FPGA)	–
その他	Chunks	–
	Sequencer	–
	Firmware update	–
	1st supported firmware version	4.96.1

IDS Imaging Development Systems GmbH
Dimbacher Str. 10 · 74182 Obersulm · Germany · 電話番号 +49 7134 96196-0 · E メール apacsales@ids-imaging.com