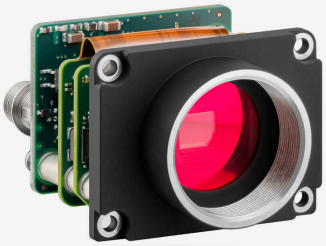
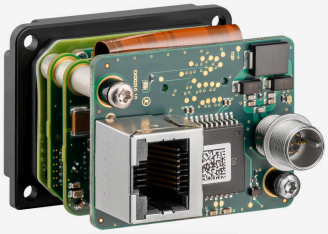
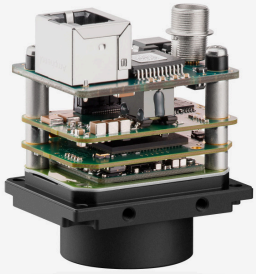
# GV-5281SE-C-HQ Rev.4.2 (AB12157)

■ 量産中
このカメラモデルは量産中で長期にわたりご使用いただけます。



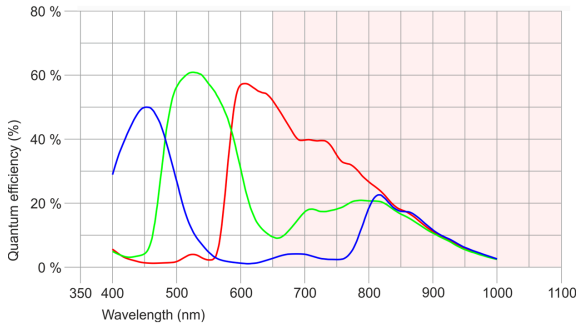




## 仕様

### センサー

| | |
|---|---|
| センサーのタイプ | CMOS カラー |
| シャッター | グローバルシャッター |
| 特性 | リニア |
| 解像度/ピクセル | 5 MP |
| 有効画素数 | 5.07 メガピクセル |
| 有効画素数 (h x v) | 2464 x 2056 ピクセル |
| アスペクト比 | 5:4 |
| ADC | 12 bit |
| 色深度 (カメラ) | 12 bit |
| 光学センサークラス | 2/3'' |
| 撮像面積 | 8.473 mm x 7.086 mm |
| 光学センサーの対角 | 11.05 mm 2/3" |
| 画素サイズ | 3.45 µm |
| CRA (主光線角) | 0 ° |
| メーカー | Sony |
| センサーモデル | IMX264LQR-C |
| ゲイン (マスター/RGB) | 25.4x/16x |
| AOI 水平 | 同じフレームレート |
| AOI 垂直 | 増加したフレームレート |
| AOI 画像の幅、ステップ幅 | 256 / 2 |
| AOI 画像の高さ、ステップ幅 | 2 / 2 |
| AOI 位置グリッド (水平/垂直) | 2 / 2 |
| ビニング水平 | - |
| ビニング垂直 | - |
| ビニング手法 | 水平: 加算 / 垂直: 加算 |
| ビニング係数 | - |
| デシメーション(サブサンプリング)水平 | 同じフレームレート |
| デシメーション(サブサンプリング)垂直 | 増加したフレームレート |
| デシメーション(サブサンプリング)手法 | M/C 自動 |






IDS Imaging Development Systems GmbH
Dimbacher Str. 10 · 74182 Obersulm · Germany · 電話番号 +49 7134 96196-0 · E メール apacsales@ids-imaging.com

## モデル

| | |
|---|---|
| フレームレートフリーランモード | 24 fps |
| フレームレートトリガー（連続） | 24 fps |
| フレームレートトリガー（最大） | 25 fps |
| 露出時間（最小～最大） | 0.033 ms - 2000 ms |
| 長時間露出（最大） | 90000 ms |
| ラインレート・トリガーモード（ラインスキャン） | 1381 1/s |
| 1フレームあたりのライン数（ラインスキャン） | 8000 |
| 消費電力（Power over Ethernet） | 3.8 W |
| 消費電力（外部電源） | 3.2 W |
| 画像メモリ | 128 MB |

## HDR

| | |
|---|---|
| モード | Sequencer |

## 環境条件

PCB バージョンについては、該当するドキュメントのヒントを参照してください。

| | |
|---|---|
| 動作時の許容デバイス温度 | 0 ° C - 55 ° C / 32 ° F - 131 ° F |
| 保管時の許容デバイス温度 | -20 ° C - 60 ° C / -4 ° F - 140 ° F |
| 湿度（相対湿度、結露なし） | 20 % - 80 % |

## コネクター

| | |
|---|---|
| インターフェースコネクター | GigE RJ45 |
| I/O コネクター | ヒロセ製 8 ピンコネクター (HR25-7TR-8PA(73)) |
| 電源 | 12 V ～ 24 V または PoE |

## ピン割り当て I/O コネクター

| | |
|---|---|
| 1 | 接地 (GND) |
| 2 | オプトカプラありのフラッシュ出力 (-) - Line 1 |
| 3 | 汎用入出力 (GPIO) 1 - Line 2 |
| 4 | オプトカプラありのトリガー入力 (-) - Line 0 |
| 5 | オプトカプラありのフラッシュ出力 (+) - Line 1 |
| 6 | 汎用入出力 (GPIO) 2 - Line 3 |
| 7 | オプトカプラありのトリガー入力 (+) - Line 0 |
| 8 | 入力電源 (VCC)、12 ～ 24 V DC |




## 設計

| | |
|---|---|
| レンズマウント | C-マウントレンズ |
| 保護構造 | - |
| 外形寸法 | 34.0 mm x 44.0 mm x 35.0 mm |
| 重量 | 63 g |
| ハウジング素材 | - |

## Features

オンカメラ画像前処理機能のリスト。
このテーブルのすべての機能は、ホストコンピュータ上で画像の前処理を行うための IDS peak ソフトウェアを介して利用可能です（センサーのモデルによって異なります）。


IDS Imaging Development Systems GmbH
Dimbacher Str. 10 · 74182 Obersulm · Germany · 電話番号 +49 7134 96196-0 · E メール apacsales@ids-imaging.com

| | | |
|---|---|---|
| 画像取得 | Freerun | ✓ |
| | Software trigger | ✓ |
| | Hardware trigger | ✓ |
| | Trigger controlled exposure | ✓ |
| | Denoiser | ✓ |
| | Long exposure | ✓ |
| | Line scan | ✓ |
| フラッシュ | Flashing | ✓ |
| | PWM flashing | ✓ |
| 画像調整 | Auto exposure | ✓ |
| | Auto gain | ✓ |
| | Auto whitebalance | ✓ |
| | Color correction | ✓ |
| | Gamma | ✓ |
| | LUT | ✓ |
| | Mirror/flip | X/Y |
| 統合画像処理 | Pixel formats | Mono8<br>BayerRG8<br>BayerRG10<br>BayerRG10p<br>BayerRG12<br>BayerRG12p<br>BGR8<br>RGB8<br>BGR10p32<br>RGB10p32 |
| | Region of interest | ✓ |
| | Decimation (FPGA) | ✓ |
| | Decimation (Sensor) | 2x2 |
| | Binning (FPGA) | ✓ |
| | Binning (Sensor) | |
| その他 | IP settings | ✓ |
| | Bandwidth management | ✓ |
| | Chunks | ✓ |
| | Sequencer | ✓ |
| | PTP | ✓ |
| | Firmware update | ✓ |
| | 1st supported firmware version | 2.10 |


IDS Imaging Development Systems GmbH
Dimbacher Str. 10 · 74182 Obersulm · Germany · 電話番号 +49 7134 96196-0 · E メール apacsales@ids-imaging.com